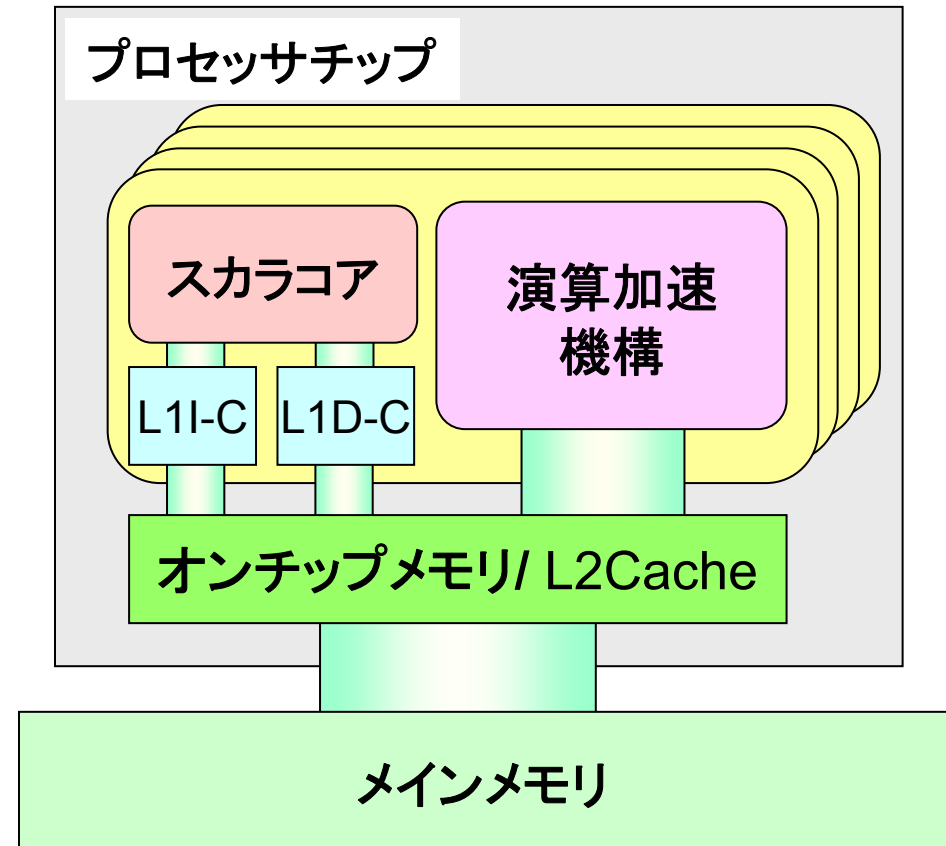


演算加速機構を持つオンチップメモリプロセッサの検討

筑波大学 計算科学研究センター 高橋睦史 他

要求：低消費電力かつ高性能なプロセッサ

- 演算加速機構
 - SIMD型
 - ベクトル型
- オンチップメモリ
 - SCIMA
キャッシュと同じ階層にデータ転送のソフトウェア制御可能なメモリを実装
- プロセッサチップ上に複数のコア



プロセッサ機能ブロック図

電力性能シミュレーションによる
提案方式の詳細検討
(加速機構方式, バンド幅等)

